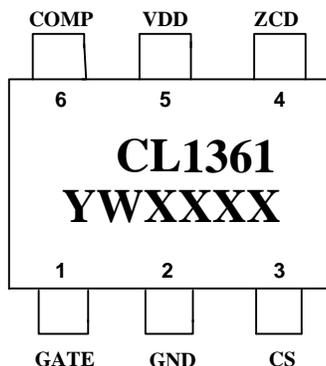


打标说明及管脚分布

SOT-23-6L

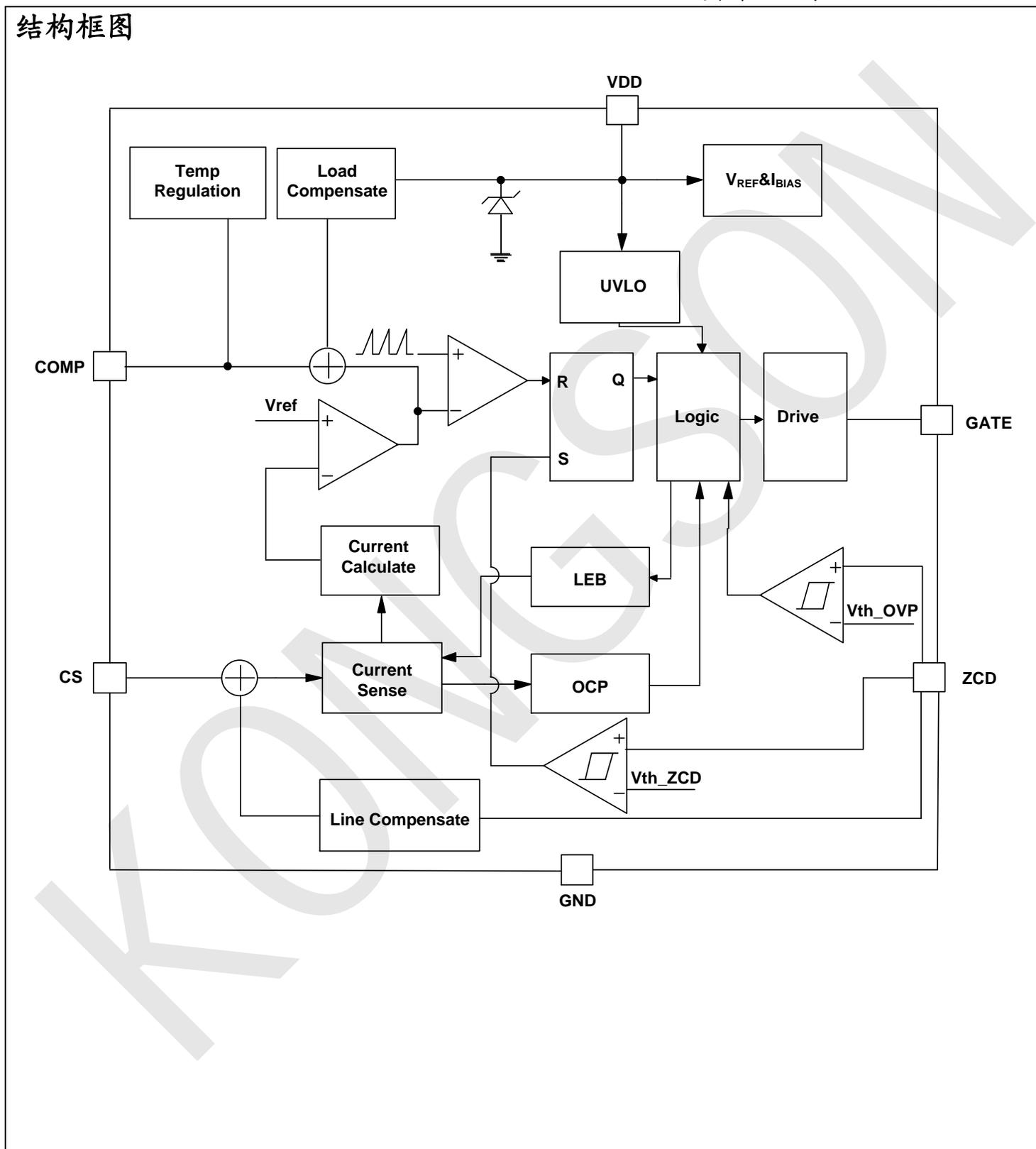


管脚图	丝印字符	丝印字符说明
左示意图	CL1361	芯片型号
	Y	年号
	W	周号
	XXXX	生产批号

管脚描述

管脚号	管脚名	描述
1	GATE	外部功率管栅极驱动端
2	GND	接地端
3	CS	电流采样端
4	ZCD	过零点检测端
5	VDD	电源端
6	COMP	环路补偿端

结构框图



最大额定值 (注)

参数	范围
VDD电源端	-0.3 V to 21.5 V
VDD引脚最大输入电流	5 mA
CS电流采样电压	-0.3 V to 6 V
ZCD电流采样电压	-0.3 V to 6 V
COMP电流采样电压	-0.3 V to 6 V
GATE外部功率MOS驱动电压	-0.3 V to 21.5 V
功耗	0.3 W
PN结到环境的热阻	240 °C/W
最低/最高存储温度	-55 °C to 150 °C
工作结温范围	-40 °C to 150 °C

封装耗散等级

封装	R _{θJA} (°C/W)
SOT-23-6L	208.2

注：超出“最大额定值”可能损毁器件。在极限条件下工作，器件特性将得不到保证，长期运行还可能会影响可靠性。

推荐工作范围

符号	参数	参数范围	单位
VDD	电源电压	8.5~18	V

电气特性

(如果没有特殊说明, 环境温度= 25°C, 输入电压=14V)

符号	参数	测试条件	最小值	典型值	最大值	单位
VDD电源电压						
I_{OFF}	UVLO关断电流	$V_{DD}=16V$		40	60	uA
I_{OP}	工作电流	$f_{OP}=10kHz$		1	2	mA
$V_{UVLO(ON)}$	进入欠压锁定电压	V_{DD} 电压下降		7.7		V
$V_{UVLO(OFF)}$	退出欠压锁定电压	V_{DD} 电压上升		16.7		V
V_{DD_CLAMP}	钳位电压			21.5		V
CS电流采样						
t_{DELAY}	芯片关断延迟			200		ns
t_{LEB}	前沿消隐时间			350		ns
V_{CS_LIMIT}	峰值电压限制			1.0		V
ZCD检测						
t_{OFF_MIN}	最小关断时间			6		us
t_{OFF_MAX}	最大关断时间			100		us
t_{ON_MAX}	最大导通时间			20.5		us
V_{ZCD_OVP}	ZCD过压保护阈值	ZCD上升		1.6		V
V_{ZCD_FALL}	ZCD下降阈值电压	ZCD下降		0.1		V
V_{ZCD_HYS}	ZCD上升迟滞电压	ZCD上升		0.08		V
COMP环路补偿						
V_{REF}	内部基准电压		0.194	0.200	0.206	V
V_{COMP_LO}	下嵌位电压			1		V
V_{COMP}	工作范围		1		3.5	V
V_{COMP_OVP}	过压保护阈值			3.6		V
GATE驱动级						
I_{SOURCE_MAX}	最大驱动上拉电流			200		mA
I_{SINK_MAX}	最大驱动下拉电流			300		mA
过温调节						
T_{REG}	过温调节温度			150		°C

使用说明

CL1361是一款性能优异的原边反馈控制器，可以实现高精度的LED恒流驱动。自带有源功率因数校正电路，可以实现很高的功率因数和很低的总谐波失真。芯片工作于电感电流临界连续模式，功率管处于零电流导通状态，开关损耗得以减小，同时芯片工作于原边反馈模式，无需次级反馈，节约了系统成本和体积。

●芯片启动

芯片通过启动电阻给VDD电容充电，拉高VDD电压。当VDD电压上升到芯片退出UVLO模式之后，内部充电电路将COMP电压迅速拉高至1.0V，确保COMP电压大于下钳位电压。之后系统开始软启动，GATE端开始有脉冲输出，由10kHz频率逐渐增大，初级峰值电流随之上升。当输出电压稳定之后，VDD由辅助绕组供电。

●电流检测和前沿消隐

CL1361拥有逐周期电流限制功能，CS引脚的采样电阻对开关电流进行检测，当CS电压上升到阈值电压1V时，此开关周期马上停止。在功率开关导通时，采样电阻上会出现开启尖峰，为避免由开启尖峰所引起的误操作，采用在功率开关导通后屏蔽CS引脚采样信号350ns来实现。在屏蔽期间电流采样比较器输出被置位，芯片驱动端不会被关闭。

●恒流工作

LED输出电流可由下式得出，为了提高输出电流的精确度，变压器的漏感应尽可能的降低。

$$I_{OUT} = \frac{V_{REF}}{2 \times R_{CS}} \times \left(\frac{N_p}{N_s} \right)$$

其中：V_{REF}为内部基准电压，N_p和N_s为变压器初级和次级端线圈的匝数，R_{CS}为电路采样电阻。

CL1361特有的控制方式，使其具有很高的电流稳定性，在高温环境下，能实现LED输出电流变化幅度是常温环境下的1%以内。

●线性补偿和负载补偿

芯片内部集成负载补偿电路及线性补偿电路，以达到优异的负载调整率和线性调整率。其中调节ZCD脚上分压电阻可以对LED输出电流进行线性补偿微调。

●PF和THD

CL1361能实现很高的功率因数（PF）和很低的总谐波失真（THD），THD在全电压范围内能做到10%以内。

●欠压锁定（UVLO）

内部的UVLO比较器会检测VDD引脚电压，其开启和关断阈值电压被固定为16.7V（UVLO-OFF）和7.7V（UVLO-ON）。

●输出过压保护

以ZCD脚的电压来检测输出过压，阈值为1.6V。

$$\frac{R_{ZCDL}}{R_{ZCDL} + R_{ZCDH}} = \frac{1.6V}{V_{ZCD_OVP}} \times \frac{N_s}{N_a}$$

其中： R_{ZCDL} 为下分压电阻， R_{ZCDH} 为上分压电阻， N_s 和 N_a 为变压器次级和辅助端线圈的匝数。

CL1361的ZCD脚具有较强的抗干扰能力。

●过温调节功能

在芯片过热时，减小输出电流，达到控制输出功率和温升的目的，使芯片温度保持在设定值，以提高芯片可靠性。

●保护控制

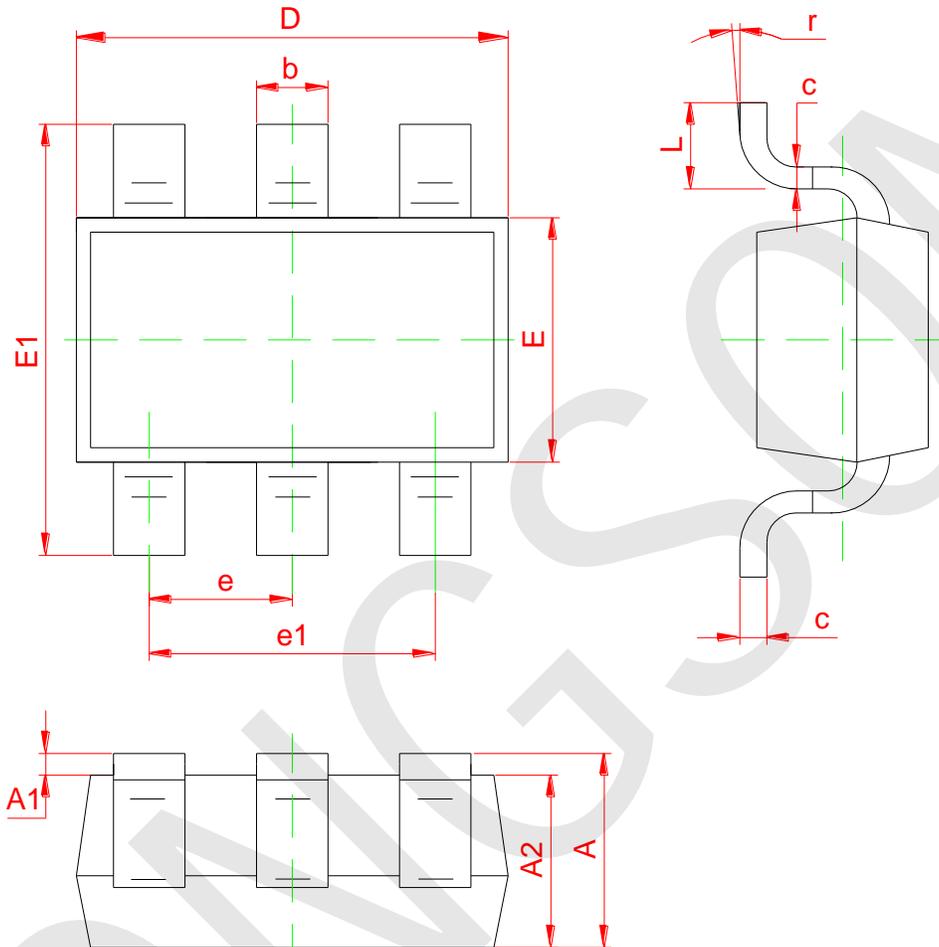
良好的电源系统的可靠性是由其丰富的保护功能实现的。

当LED短路时，系统会工作在10kHz，直至VDD降到UVLO，进入欠压锁定。

输出短路或者变压器饱和时，CS峰值电压会上升到峰值过流阈值1V，此次开关周期马上停止。

系统在进入保护状态后，VDD电压开始降低，达到UVLO后，系统重启。当故障解除时，系统重新开始正常工作。

封装说明: SOT-23-6L



Symbol	Dimensions In Millimeters		Dimensions In Inches	
	Min	Max	Min	Max
A	1.000	1.300	0.039	0.051
A1	0.000	0.150	0.000	0.006
A2	1.000	1.200	0.039	0.047
b	0.300	0.500	0.012	0.020
c	0.100	0.200	0.004	0.008
D	2.800	3.020	0.110	0.119
E	1.500	1.700	0.059	0.067
E1	2.600	3.000	0.102	0.118
e	0.950 (BSC)		0.037 (BSC)	
e1	1.800	2.000	0.071	0.079
L	0.300	0.600	0.012	0.024
r	0°	8°	0°	8°

- 此处描述的信息有可能有所修改，恕不另行通知。
- 芯联半导体不对由电路或图表描述引起的与的工业标准，专利或第三方权利相关的问题负有责任。应用电路图仅作为典型应用的示例用途，并不保证其对专门的大规模生产的实用性。
- 当该产品及衍生产品与瓦圣纳协议或其他国际协议冲突时，其出口可能会需相关政府的授权。
- 未经芯联半导体刊印许可的任何对此处描述信息用于其他用途的复制或拷贝都是被严厉禁止的。
- 此处描述的信息若芯联半导体无书面许可不能被用于任何与人体有关的设备，例如运动器械，医疗设备，安全系统，燃气设备，或任何安装于飞机或其他运输工具。
- 虽然芯联半导体尽力去完善产品的品质和可靠性，当半导体产品的失效和故障仍在所难免。因此采用该产品的客户必须要进行仔细的安全设计，包括冗余设计，防火设计，失效保护以防止任何次生性意外、火灾或相关损毁。